Baumappe USB-Transceiverinterface mit integrierter Soundkarte

Dipl.-Ing. PETER DRESCHER – DC2PD; Dr. rer. nat. JÜRGEN NEUMANN-ZDRALEK – DC6JN

Wirkungsweise und Funktionen des Transceiverinterface wurde in [1] eingehend beschrieben. Hierauf aufbauend erklärt die nachfolgende Baumappe Arbeitsmethoden und Handgriffe, die beim Nachbau des Geräts zu beachten sind.

Im FA-Leserservice sind sowohl ein Komplettbausatz BX-120 als auch die unbestückte Platine BX-121 erhältlich. Die Platine hat die Abmessungen 100 mm × 80 mm. Das Layout berücksichtigt eine Trennung der Masseflächen des Audiound Digitalteils, sodass es zu einer guten Entkopplung kommt.

Wir befassen uns nun zunächst mit der unbestückten Platine.

Optional: SMD-Bestückung

Wer einen Komplettbausatz erworben hat, kann dieses Kapitel überlesen und Bild 3

ginnt man am Besten mit den vielpoligen ICs. Solange keine anderen Bauteile bestückt sind, kann man die Lötungen an den engen Beinchen von allen Seiten begutachten. Hierbei gilt: Man kann nur sauber löten, was man auch sehen kann. Es kommt beim Löten von SMD-Bauteilen weniger auf eine kleine Lötspitze an, als auf die Tatsache, dass eine Dosierung des Lots und Flussmittels am Besten erfolgt, wenn man die Lötstelle beim Löten deutlich sieht und wie beim Löten von bedrahteten Bauteilen den Lötkolben im richtigen Augenblick zurückziehen kann.



sowie Tabelle 1 lediglich als Information betrachten. Die SMD-Bestückung erfordert entsprechende Kenntnisse und Erfahrungen. Einige allgemeine Hinweise hierzu gibt auch Norbert Graubner, DL1SNG, in der Baumappe zum FA-Antennenwobbler BX-100 [2].

Die Rückseite der Platine nimmt sämtliche SMD-Bauteile auf. Bild 3 zeigt den Bestückungsplan und Tabelle 1 listet die erforderlichen Bauelemente auf. Bild 2 zeigt die SMD-Seite der Platine. Links oben befindet sich der USB-Hub, in der Mitte der USB-Seriell-Umsetzer und rechts der Soundcodec.

Für die Bestückung der SMD-Bauteile be-

© Box 73 Amateurfunkservice GmbH 2009

Bild 1: Fertig bestückte Platine; deutlich sind die Jumper auf dem Erweiterungsport zu erkennen.

Eckdaten des Interfaces

- Universelles USB-Interface ein Kabel zum PC und eines zum Transceiver, daher kein Kabelsalat:
- eingebaute Soundkarte, die PC-Soundkarte bleibt frei, der Laptop kommt so zu einer hochwertigen Soundkarte;
- alle NF-(Audio-)Signale werden übertragerlos galvanisch getrennt, NF-Frequenzgang bis 18 kHz linear;
- für DRM, SDR geeignet; SSTV, FAX, Echolink, RTTY, PSK31, JT65 und weitere Digimodes problemlos;
- CAT-Interface (galvanisch getrennt) bis 460 kBd zur Steuerung der meisten marktüblichen Transceiver und Empfänger von Icom, Kenwood, Ten-Tec, Yaesu; herstel-lerspezifische Pegelwandler können entfallen, TTL- und V.24-Pegel verfügbar; CW-/PTT-Tastung mit Open-Collektor-Aus-
- gang (18 V/60 mA), potenzialgetrennt;
- potenzialgetrennter CTS-Eingang für ein Gleichspannungssignal vom Transceiver, z. B. Squelch;
- Stromversorgung vollständig aus der USB-Schnittstelle des PCs;
- Kompatibilität zu Windows von 98 SE bis Vista, Linux (Kernel 2.6) und MAC-OS (nicht getestet);
- jumperfreie Konfiguration;
- vielseitig erweiterbar durch interne Steckleiste mit allen Signalen;
- Eignung für Portabel- und Mobilbetrieb durch kleine mechanische Abmessungen. Platine 85 mm × 100 mm.

Der Gebrauch von zu kleinen Lötkolben -"Lötnadeln" - führt im Allgemeinen dazu, dass die Lötstelle zu langsam erwärmt wird. Das Flussmittel verdampft, bevor das Lot flüssig wird und es kann sich keine saubere Lötstelle ausbilden. Für den nicht so erfahrenen SMD-Löter empfehlen wir den Einsatz von Lötpaste. Bei dieser ist das Verhältnis von Lot und Flussmittel gut abgestimmt. Leider lässt sich Lötpaste nicht ewig lagern, auch wenn das aufgedruckte Verfallsdatum bei Lagerung im Kühlschrank durchaus überzogen werden kann.



www.funkamateur.de

Bild 2:

SMD-Seite der

Fotos: Red. FA

bestückten Platine -

im FA-Bausatz industriell vorbestückt Zunächst wird ein Klecks Paste auf einen Platinenrest oder etwas ähnliches aufgetragen. Aus diesem Klecks wird nun mit einem Zahnstocher eine kleine Menge Paste auf die Lötpunkte der Platine getupft. In diese Paste wird das Bauteil mit einer Pinzette gedrückt und anschließend mit einer Lötspitze, die zuvor an einem angefeuchteten Schwamm abgewischt wurde, verlötet. Nach kurzem Üben hat man den Bogen raus.

Der Einsatz von Heißluft in Verbindung von Lötpaste ist schwieriger, da Luft nur wenig Wärme übertragen kann und die Temperatur daher nur langsam steigt. Um mit Heißluft gute Lötergebnisse zu erzielen, ist es notwendig die Platine und die Bauteile mit einer zusätzlichen Wärmequelle auf etwa 100 °C vorzuwärmen, um anschließend durch die Zufuhr von heißer Luft den eigentlichen Lötvorgang zu starten. Wie auch immer Sie die Bauteile auflöten, SMD-Bauteile sind mit etwas Übung durchaus zu beherrschen.

Wir löten zunächst IC1, IC8, IC6 und IC10 ein und kontrollieren, ob es keine Schlüsse zwischen den Beinchen gibt. Diese lassen sich am Besten mit Entlötlitze und etwas Flussmittel beseitigen. Anschließend folgen die ICs mit größerem Pinabstand. Pin 1 der ICs ist durch eine kleine runde Vertiefung gekennzeichnet, auch wenn im Bestückungsplan für IC4 und 11 bis 13 eine Kerbe eingezeichnet ist.

Die Ausrichtung von L4 ist egal, da die Drossel symmetrisch ist. Die Kathode von D2 und D3 ist durch einen Ring gekennzeichnet. Die Pluspole der Elektrolytkondensatoren sind an den Abschrägungen zu



Bild 3: Bestückungsplan SMD-Seite, beim FA-Bausatz industriell vorbestückt; weitere Details in der Baumappe; Maßstab 2:1 erkennen. Etwas schwer erkennbar ist die Einbaulage der LEDs D1, D4, D5 und D7. An der Anode (+) ist eine kleine Kerbe, wie auf Bild 4 zu sehen.

D8 ist "huckepack" über C44 zu löten. Die Anode zeigt dabei Richtung Platinenrand.

Für alle: Bestückung der bedrahteten Bauelemente

Wer den Komplettbausatz erworben hat, braucht nur die Bestückung nach Bild 5 vorzunehmen. Die bedrahteten Bauteile – wie Stecker und Pfostenleiste – sind von der Oberseite zu bestücken. Das Licht der LEDs wird über zwei Plastik-Lichtleiter auf die Frontplatte geführt. Dies sieht professioneller aus und man braucht keine Anschlussdrähte abzuwinkeln.

Die Lichtleiter verfügen über zwei Zapfen und werden einfach von oben in die entsprechenden Löcher gedrückt. Dass die Einkoppelflächen von der Platine abstehen ist in Ordnung. Gegebenenfalls sind die beiden (unterschiedlich großen) Löcher mit einem Spiralbohrer etwas aufzuweiten.

Dabei ist aber Vorsicht geboten, damit die Lichtleiter danach nicht zu locker sitzen.





Die verwendeten Lichtleiter sind normalerweise für SMD-LEDs gedacht, welche auf der Bestückungsseite der Lichtleiter liegen. Aufgrund der Vorgabe, dass alle SMD-Bauteile maschinell vorbestückt werden sollten, haben wir LEDs genom-

head Anam Name Vert Gebiase Toterant Hersteller 1 C1, C2, C3, C30, C33, C43, C47, C47, C47, C49 100 μ 16 V 6 3 mm SMD LKO 20 * 3 7 C14, C15, C3, C30, C31, C43, C44, C45 100 μ 16 V 6 3 mm SMD LKO 10 * 5 7 C22, C2, C33, C34, C40, C41, C42 33 p 0805 10 * 6 2 C3, C2, C3, C34, C40, C41, C42 33 p 0805 5 * 7 C22, C2, C33, C34, C40, C41, C42 33 p 0805 5 * 9 2 C5, C2, C3 30 p 0805 5 * 10 1 D1 VP3 MNN-MELP-PIODE - 12 1 D2 R7 × S5CSV1 MINNELP-PIODE - 13 1 D3 R448 MINNELP-PIODE - 14 1 D7 LED (rgin) HYPER/OINTI Osram 15 2 D5,D4 LED (rd) HYPER/OINTI Osram 16 1 <	Tabelle 1:	Stücklist	e der SMD-Bauteile				
1 C-2, C-5, C-10, C-13, C-17, C-25, C-26, C-37, C-38, C-46, C-47, C-48, C-49 100 n/F k-cmain SMD FLKO 20 %. 2 5 C-11, C-12, C-15, C-53, C-30, C-31, C-44, C-45 100 n/F k-cmaink 206 10 %. 4 9 C-2, C-2, C-3, C-31, C-44, C-42 1 p/F k-cmaink 0805 1 0 %. 6 2 C-23, C-24, C-2, C-18, C-19, C-20, C-21 1 p/ K-cmaink 0805 5 %. 7 2 C-23, C-24, C-27, C-4, C-42, C-21 3 p 0805 5 %. 7 2 C-23, C-24, C-27, C-4, C-47, C-21 1 p/ P 0805 5 %. 8 2 C-26, C-27 1 n/F 0805 5 %. 10 1 C-20 0.00 p 805 5 %. 11 1 D-1 V/ P-76 MYPERPOINTI Osram 12 1 D-2 D-5, D-4 LED (crain) HYPERPOINTI Osram 15 2 D-5, D-4 LED (crain) HYPERPOINTI Osram 16 1 D-2 T-2 T-	Pos	Anzahl	Name	Wert	Gehäuse	Toleranz	Hersteller
c 5 C11, C12, C15, C35, C30 100 μ 16 V 6 3 nm SMD E1AC 01% 3 7 C14, C15, C15, C35, C30, C34, C44, C43 10 μ 16 keramik 1206 10 $\%$ 5 7 C22, C35, C33, C34, C40, C41, C42 35 p 0085 5 $\%$ 6 2 C25, C25, C33, C34, C40, C41, C42 35 p 0085 5 $\%$ 7 C25, C25, C32, C33, C34, C40, C41, C42 10 μ F 0805 5 $\%$ 9 1 C30 10 p 0805 5 $\%$ 9 1 C30 100 p 0805 5 $\%$ 10 1 O 00 p 0805 5 $\%$ 11 1 D1 L21 V 1476 HYPEROINTI Osram 12 1 D2 BZ S25SV1 MINHELF-DIODE - 14 1 D7 LED (qrim) HYPEROINTI Osram 15 2 D5, D4 LED (qrim) HYPEROINTI Osram 16 1 D6 ATA48 MINHELFOIDE - 16 1 D6 <th>1</th> <th>14</th> <th>C1, C2, C5, C10, C13, C17,</th> <th></th> <th></th> <th></th> <th></th>	1	14	C1, C2, C5, C10, C13, C17,				
2 5 C11, C12, C16, C35, C59 100 µF Ver3 mik SMD ELKO 20 % 4 9 C3, C41, C50, C31, C43, C44, C45 10 µF Kermik 0815 10 % 4 9 C3, C41, C6, C7, C30, C41, C42, C31, C41 15 µF 0815 10 % 6 2 C23, C23, C31, C44, C40, C41, C42 15 µF 0805 5 % 7 2 C35, C27 17 µF 0805 5 % 9 1 C32, C23 13 µF 0805 5 % 10 1 Op 0805 5 % 11 D1 LY µ76 HYEEROINTI Oran 12 D2 BZV 55CSV1 MIN.MELF-DIODE Oran 13 D3 LED (crin) HYEEROINTI Oran 14 D6 BA148 MINMELF TOT 15 2 D5, D4 LED (crin) HYEEROINTI Oran 16 1 D6 BA148 MINMELF TOT 17 1 D8 Z Diode 4,7 V MINMELF TOT 18 1 </th <th></th> <th></th> <th>C32, C36, C37, C38, C46, C47, C48, C49</th> <th>100 nF</th> <th>0805</th> <th></th> <th></th>			C32, C36, C37, C38, C46, C47, C48, C49	100 nF	0805		
3 7 C14, C15, C20, C31, C43, C44, C45 10 μ Keramik 1206 10 $\%$ 5 7 C22, C25, C33, C43, C40, C41, C42 33 ρ 0805 10 $\%$ 6 2 C23, C25, C33, C43, C40, C41, C42 33 ρ 0805 10 $\%$ 7 2 C25, C27 470 ρ 0805 5 $\%$ 8 2 C23, C23 1 π^2 0805 5 $\%$ 9 1 C33, C23 1 π^2 0805 5 $\%$ 10 1 0 1 0 γ P476 0805 5 $\%$ 11 1 0 1 0 γ P476 0805 5 $\%$ 11 1 0 0 1 0 γ P476 0805 5 $\%$ 13 1 0 0 1 0 γ P476 0805 0 $\%$ 14 1 0 0 0 1<	2	5	C11, C12, C16, C35, C50	100 µ/16 V 6,3 mm	SMD ELKO	20 %	
4 9 C3, C4, C6, C7, C3, C3, C4, C40, C41, C42 15 arr 0805 5 6 2 C23, C24 1.5 arr 0805 5 7 2 C3, C27 470 p7 0805 5 8 2 C23, C27 470 p7 0805 5 9 1 C3 09 0805 5 10 1 C3 30 p 0805 5 11 1 D1 1.9747 HP32POINTI Oram 12 1 D3 1.14148 MINI-MELF-DIODE 0 13 1 D3 1.24148 MINI-MELF-DIODE 0 14 1 D3 1.24148 MINI-MELF-DIODE 0 15 2 D5, D4 1.201 HST 0 0 16 1 D6 HATA MINIMELF 0 0 17 1 D8 C10 TSS046B TOPP32 TD 17 1 D6 MAX32366AE SOP16 Maxim 20 </th <th>3</th> <th>7</th> <th>C14, C15, C30, C31, C43, C44, C45</th> <th>$10 \mu\text{F}$ keramik</th> <th>1206</th> <th>10 %</th> <th></th>	3	7	C14, C15, C30, C31, C43, C44, C45	$10 \mu\text{F}$ keramik	1206	10 %	
5 7 C22, C25, C32, C42, C42, C42, C42 33 p 0805 5% 6 2 C23, C27 470 pF 0805 5% 7 2 C36, C27 470 pF 0805 5% 8 2 C23, C23 1 nF 0805 5% 9 1 C30 30 p 0805 5% 10 1 05 1 nF 0805 5% 11 1 05 1 nF 0805 5% 12 1 02 200 10/176 WPERPOINT Oram 13 1 03 12/148 MINMELF Oram 14 1 07 LD10 HYERPOINT Oram 15 2 05, D4 HD1 FID1 Oram 16 1 D6 8/148 MINMELF FID1 17 1 D8 SOP28 SOP28 FID1 18 1 IC1 TUS2046B TOF73 TO 19 1 IC3 ADM101 8/MD1<	4	9	C3, C4, C6, C7, C8, C18, C19, C20, C21	1μ Keramik	0805	10 %	
0 2 C23, C24 1.5 nt 0805 5 % 8 2 C23, C27 470 pF 0805 5 % 9 1 C39 330 p 0805 5 % 10 1 C9 100 p 0805 5 % 11 1 D1 LY MAG MIN-MELP-DODE Oram 12 1 D3 LY MAG MIN-MELP-DODE Oram 13 1 D3 LY MAG MIN-MELP-DODE Oram 14 D3 LIAIA MIN-MELP Oram Oram 15 2 D5, D4 LE (20) MIN-MELF Vertain Oram 16 1 D6 MAS MINMELF Vertain Oram Oram 17 1 D8 C10 T13820468 TQPP2 Vertain Analog Device 18 1 IC1 T13820468 TQP23 ST Analog Device 19 1 IC2 PSA71-DN SMD161 Analog Device 20 1 IC2 PSO22	5	7	C22, C25, C33, C34, C40, C41, C42	33 p	0805	5%	
7 2 C2a, C27 1nF 08b5 5 % 9 1 C39 33 p 08b5 5 % 10 1 C39 30 p 08b5 5 % 11 1 D1 17 P476 HYPEROINTI Oaram 12 1 D2 BZV SSCSV1 MINI-MELF-DIODE	6	2	C23, C24	1,5 nF	0805	10 %	
5 2 C30 1 m 0803 5 $\%$ 10 1 C30 30 p 0805 5 $\%$ 11 1 D1 LY P476 HYPERPOINTI Oaram 12 1 D2 BZV 55CSV1 MIN-MELP-DIODE Image: Comparison of the comparison	/	2	C26, C27	470 pF	0805	5%	
9 1 C.59 350 p 0805 3 % 10 1 C.59 100 p 0805 3 % 11 1 D1 LY P476 HYPERPOINTI Osram 12 1 D2 BZY \$35CSV1 MINI-MELF-DIODE 13 1 D3 LA148 MINI-MELF-DIODE 14 1 D3 LA148 MINI-MELF-DIODE 15 2 D5, D4 LED (rot) HYPERVONTI Osram 16 1 D6 Z-D324 A17 V MINIMELF 17 1 D6 Z-D324 A17 V MINIMELF 18 1 C10 T5328L SOT23 FTDI 19 1 C12 PS734-DN SOT23 ST 21 1 IC6 MAX3226/AE SOD16 Maxim 23 1 IC7 D117533: SOT233 ST 24 1 IC8	8	2	C28, C29	1 nF	0805	5%	
ID ID DOP OND OPEN 11 1 D3 DYPA76 HYPERPOINTI Osram 12 1 D2 BZV 35CSV1 MINI-MELF-DIODE 13 1 D3 LL4148 MINI-MELF-DIODE 14 1 D7 LED (grin) HYPERPOINTI Osram 15 2 D5, D4 LED (grin) HYPERPOINTI Osram 16 1 D6 BAT48 MINIMELF Osram 17 1 D8 Z.Diode 4,7 V MINIMELF FIDI 18 1 IC1 TUS2046B TUPF32 FIDI 20 1 IC10 TUS2046B TUPF32 FIDI 21 1 IC4 ADM1201 S-SMD-1 Analog Device 23 1 IC7 D1117533 SOT223 ST 24 1 IC8 PCM2902 SOP28 TI 25 3 IC9, (C11, IC13 OP2440SMD <th>9</th> <th>1</th> <th>C9</th> <th>550 p</th> <th>0805</th> <th>5 %</th> <th></th>	9	1	C9	550 p	0805	5 %	
1 1 D D D D D D 13 1 D3 D3 L1448 MINI-MELP-DIODE 13 1 D3 L2448 MINI-MELP-DIODE	10	1	DI	I V P476		5 70	Osram
13 1 D3 D448 MINIMET-FOODE 14 1 D7 LED (grin) HYPERFONT Osram 15 2 D5, D4 LED (grin) HYPERFONT Osram 16 1 D6 BAT48 MINIMELP Osram 16 1 D6 BAT48 MINIMELP Osram 17 1 D8 Z-Diode 4,7 V MINIMELP Total 18 1 IC1 T1232RL SOP28 FTDI 19 1 IC10 TUSB046B TO[F32 Analog Device 20 1 IC24 ADM1201 8-SMD-1 Analog Device 23 1 IC7 LD117533 SO7223 ST 24 1 IC8 PCM202 SSOP16 Maxim 25 3 IC9, IC11, IC13 OPA2408MD FMETER SMD Murat 26 2 T1, T2 BC87C SO723/3 Murat 29 1 L2 7472093 O805 % 30 1 L4 </th <th>12</th> <th>1</th> <th>D1 D2</th> <th>B7V 55C5V1</th> <th>MINL MELE DIODE</th> <th></th> <th>Ostalli</th>	12	1	D1 D2	B7V 55C5V1	MINL MELE DIODE		Ostalli
$\begin{array}{c c c c c c c c c c c c c c c c c c c $	13	1	D2	LI 4148	MINI-MELI-DIODE	,	
15 2 DS, D4 LED (reg) HPERPONT1 Osram 16 1 D6 BATA8 MINIMELF Osram 17 1 D8 Z-Diode 4,7 V MINIMELF FTDI 18 1 IC1 FT232RL SSO28. FTDI 19 1 IC10 TUSD2046B TQFP2. TOP 20 1 IC12 PS8741-DN SMD16L Analog Device 21 1 IC4 ADM1201 8-SMD-1 Analog Device 23 1 IC7 LD111733 SOT223 ST 24 1 IC6 MAX3226EAE SOP16 Maxim 25 3 IC9, IC11, IC13 OPA2404SMD 8-SMD-1 TI 26 2 T1, T2 BC487C SOT233 ST 27 2 T3, T4 BC487C SOT233 Winth 30 1 L4 744220 WEs12 Winth 31 4 R1, R6, R13, R25 10 k2 0805 5% 32 <td< th=""><th>14</th><th>1</th><th>D7</th><th>LED (griin)</th><th>HYPERPOINT1</th><th>,</th><th>Osram</th></td<>	14	1	D7	LED (griin)	HYPERPOINT1	,	Osram
16 Definition BAT48 MINIMELP Definition 17 1 D8 Z-Diode 4.7 V MINIMELF 18 1 Cl FT232RL SSOP28 FTD1 19 1 ICl TUSB2040B TQP32 20 1 ICl2 PSF41-DN SMD16L 21 1 IC6 MAX3226EAE SSOP16 Maxim 23 1 IC7 LD1117533 SOT223 ST 24 1 IC8 PCM2902 SSOP28 T1 25 3 IC9, IC11, IC13 OPA2340SMD SSMD-1 Maxim 26 1, 1, 5 TFITIFE, SMD TFITIFE, SMD Murata 29 1 L2 742792093 0805 Warh 30 1 L4 744220 WE SL2 Warh 31 4 R1, R2, R16, R17, R30, R35, R35 1, S K2 0805 5 % 32 9 R11, R12, R14, R15, R16, R17, R30, R35, R35 1, S K2	15	2	D5. D4	LED (gruin)	HYPERPOINT1		Osram
17 1 D8 Z-biode 47.V MINMELF 18 1 IC1 FT232RL SOP28 FTD 19 1 IC10 TUSB2046B TQF932 FTD 20 1 IC10 PS8741-DN SMD16 Analog Device 21 1 IC4 AbM1201 8-SMD-1 Analog Device 22 1 IC6 MAX3226EAE SOP16 Maxim 23 1 IC7 D1117533 SOT23 ST 24 1 IC8 PCM2902 SOP28 TI 25 3 IC9,IC11,IC13 OPA2340SMD 8-SMD-1 Murata 26 2 T1,T2 BC847C SOT23/3 Wurata 29 1 L2 74270203 0805 % 30 1 I.4 R.96,R13,R25 10 kQ 0805 % 31 4 R1,R0,R13,R25 10 kQ 0805 5% 33 2 R2,R64 30 Q 0805 5% 34	16	1	D6	BAT48	MINIMELF		
18 1 ICI FT232RL SSOP28 FTDI 19 1 ICI0 TUB82046B TQIPP32 20 1 ICI2 PS8741-DN SMD16L 21 1 IC4 ADuM1201 8.SMD-1 Analog Device 22 1 IC6 MAX3226FAL SSOP16 Maxim 23 1 IC7 LD1117533 SOT223 ST 24 1 IC8 PCM2902 SOD28 TI 25 3 IC9,IC11,IC13 OPA2340SMD SSMD-1 SMT 26 2 T1,T2 BC847C SOT23/3 Warata 29 1 I.2 742792093 0805 Wurata 29 1 I.4 74272093 0805 5% 31 4 R1,R6,R13,R25 10 kΩ 0805 5% 32 9 R11,R12,R14,R15,R16,R17,R30,R35,R33 15 kE 0805 1% 34 2 R2,R64 330 Q 0805 5% 35 1 R20 1MQ <th>17</th> <th>1</th> <th>D8</th> <th>Z-Diode 4,7 V</th> <th>MINIMELF</th> <th></th> <th></th>	17	1	D8	Z-Diode 4,7 V	MINIMELF		
19 1 IC10 TUSR20468 TQFP32 20 1 IC12 PSR341-DN SMD16L 21 1 IC4 ADuM1201 8-SMD-1 Analog Device 22 1 IC6 MAX3226EAE SSOP16 Maxim 23 1 IC7 LD1117533 SUT223 ST 24 1 IC8 PCM2902 SSOP28 T 25 3 IC9, IC11, IC13 OPA2340SMD 8-SMD-1 26 2 T, 1, 72 BC847C SOT233 T 27 2 73, 74 BC857C SOT230 Wirth 28 2 L1, L5 T+FUTER_SMD THUTER_SMD Murata 29 1 L2 742702093 0805 5% 30 2 R18, R13, R25 I0 KΩ 0805 5% 31 4 R1, R2, R14, R15, R16, R17, R30, R35, R38 I5 KΩ 0805 1% 32 9 R11, R12, R14, R14, R15, R16, R17, R30, R35, R38 I5 KΩ 0805 5% 33	18	1	IC1	FT232RL	SSOP28		FTDI
20 1 IC12 PSR741-DN SMD16L 21 I IC6 Analog Device 22 1 IC6 MAX3226EAE SSOP16 Maxim 23 1 IC7 LD1117S33 SOT223 ST 24 1 IC8 PCM2902 SSOP28 TT 25 3 IC9, IC11, IC13 OPA2340SMD 8-SMD-1 SMD16L 26 2 T1, T2 BC847C SOT2373 T 28 2 L1, L5 T-FILTER_SMD Murata 29 1 L2 74279203 0805 5% 31 4 R1, R6, R13, R25 IO kQ 0805 5% 32 9 R11, R12, R14, R15, R16, R17, R30, R35, R38 I 5 kΩ 0805 1% 34 2 R2, R64 330 Q 0805 5% 35 35 1 R20 6.65 kΩ 1% 0805 1% 36 37 2 R23, R24 6.65 kΩ 1% 0805 1% 36 2 R26, R27	19	1	IC10	TUSB2046B	TQFP32		
1 IC4 ADuM1201 8-SMD-1 Analog Device 22 I IC6 MAX3226EAE SSOP16 Maxim 23 I IC7 LD1117S33 SOT223 ST 24 I IC8 PCM2902 SSOP28 TI 25 3 IC9,IC11,IC13 OPA2340SMD 8-SMD-1 T 26 2 T1,T2 BC847C SOT23/3 T 28 2 L1,L5 TFILTER,SMD Murata 29 I L2 742792093 0805 Würth 31 4 R1, R6, R13, R25 10 kΩ 0805 5% 32 9 R11, R12, R14, R15, R16, R17, R30, R35, R38 15 kΩ 0805 5% 33 2 R18, R19 5,76 kΩ 1% 0805 1% 34 2 R2, R64 30 Ω 0805 5% 35 1 R20 681 kΩ 1% 0805 1% 36 2 R24, R24 658 kΩ 1% 0805 1% 37 2 R3, R4	20	1	IC12	PS8741-DN	SMD16L		
22 1 IC6 MAX3226EAE SOP16 Maxim 23 1 IC7 LD117533 SOP23 ST 24 1 IC8 PCM2902 SSOP23 T1 25 3 IC9,IC11,IC13 OPA2340SMD 8-SMD-1 T 26 T1,T2 BC847C SOT23/3 T 28 L1,L5 T+ITLTER_SMD T-ITLTER_SMD Murata 29 1 L2 742792093 0805 Wirth 30 1 L4 742792093 0805 5% 31 4 R1,R0,R13,R25 10 kΩ 0805 5% 32 9 R11,R12,R14,R15,R16,R17,R30,R35,R38 1,5 kΩ 0805 5% 34 2 R2,R64 30 Ω 0805 5% 35 1 R20 1MQ 0805 1% 34 2 R2,R64 30 Ω 0805 1% 37 2 R23,R22 6.81 kΩ 1	21	1	IC4	ADuM1201	8-SMD-1		Analog Device
23 1 IC7 LD1117S33 SOT223 ST 24 1 IC8 PCM2902 SSOP28 TI 25 3 IC9,IC11,IC13 OPA2340SMD 8-SMD-1 T 26 2 T1,T2 BC857C SOT23/3 T 27 2 T3,T4 BC857C SOT23/3 Wurata 29 1 L2 74279093 0805 Wurata 30 1 L4 744220 WESL2 Wurdt 31 4 R1, R0, R13, R25 10 kΩ 0805 5 % 33 2 R18, R19 576 kΩ 1% 0805 5 % 34 2 R2, R64 30 Q 0805 5 % 35 1 R20 1 MΩ 0805 1 % 38 2 R26, R27 20 kΩ 1% 0805 1 % 39 2 R3, R4 22 kΩ 0805 5 % 41 2 R3, R4 22 kΩ 0805 5 % 42 1 R3 100 Ω	22	1	IC6	MAX3226EAE	SSOP16		Maxim
24 1 IC8 PCM2902 SSOP28 TI 25 3 IC9, IC11, IC13 OPA2340SMD 8-SMD-1 26 2 T1, T2 BC847C SOT23/3 27 2 T3, T4 BC857C SOT23/3 28 2 L1, L5 THILTER SMD Murata 29 1 L2 742792093 0805 Wurh 30 1 L4 744220 WE-SL2 Wurh 31 4 R1, R6, R13, R25 10 kQ 0805 5 % 32 9 R11, R12, R14, R15, R16, R17, R30, R35, R38 15 kQ 0805 1 % 34 2 R2, R64 330 Q 0805 5 % 35 1 R20 1 MQ 0805 1 % 36 2 R21, R22 6.81 kQ 1% 0805 1 % 37 2 R32, R24 10 kQ 1% 0805 1 % 38 2 R26, R27 20 kQ 1% 0805 1 % 41 2 R31, R32 100 Q 0805	23	1	IC7	LD1117S33	SOT223		ST
253IC9, IC11, IC13OPA2340SMD8-SMD-1262T1, T2BC847CSOT23/3272T3, T4BC857CSOT23/3282L1, L5T-FILTER_SMDT-FILTER_SMD291L27472920930805Wurth301L4744220WE-SL2Wurth314R1, R6, R13, R2510 kΩ08055 %329R11, R12, R14, R15, R16, R17, R30, R35, R381, 5 kΩ08055 %332R18, R195, 76 kΩ 1%08055 %342R2, R6430 Ω08055 %351R201 MΩ08051 %362R21, R226, 81 kΩ 1%08051 %372R23, R246, 65 kΩ 1%08051 %382R26, R2720 kΩ 1%08055 %412R3, R422 kΩ08055 %421R3310 kΩ08055 %432R3, R422 Q08055 %442R36, R3722 Q08055 %459R39, R42, R43, R44, R45, R46, R47, R48, R4915 kΩ08055 %462R40, R4122 Q08055 %471R50 Q08055 %481R502.2 Q08055 %502R52, R53100 kΩ08055 % <t< th=""><th>24</th><th>1</th><th>IC8</th><th>PCM2902</th><th>SSOP28</th><th></th><th>TI</th></t<>	24	1	IC8	PCM2902	SSOP28		TI
26 2 TI, T2 BC847C SOT23/3 27 2 T3, T4 BC857C SOT23/3 28 2 L1, L5 T-FILTER_SMD T-FILTER_SMD Murata 29 1 L2 742792093 0805 Würth 30 1 L4 744220 WE-SL2 Würth 31 4 R1, R6, R13, R25 10 kΩ 0805 5 % 32 9 R11, R12, R14, R15, R16, R17, R30, R35, R38 1, 5 kΩ 0805 5 % 34 2 R2, R64 330 Ω 0805 5 % 35 1 R20 1 MΩ 0805 1 % 36 2 R21, R22 6,81 kΩ 1% 0805 1 % 37 2 R3, R4 2,2 kΩ 0805 5 % 36 2 R28, R29 10 kΩ 1% 0805 1 % 40 2 R3, R4 2,2 kΩ 0805 5 % 41 2 R31, R32 100 Ω 0805 5 % 42 1 R33 12	25	3	IC9, IC11, IC13	OPA2340SMD	8-SMD-1		
27 213, 14BC8 /CSOI 23/3 28 21.1.L5TFILTER_SMDTHILTER_SMD 29 1L27427920930805Würth 30 1L4744220WE-SL2Würth 31 4R1, R6, R13, R2510 kQ08055 % 32 9R11, R12, R14, R15, R16, R17, R30, R35, R381,5 kQ08055 % 33 2R18, R195,7 6 kQ 1 %08051 % 34 2R2, R64330 Q08055 % 35 1R201 MQ08051 % 36 2R21, R226,81 kQ 1 %08051 % 38 2R2, R246,65 kQ 1 %08051 % 39 2R28, R2910 kQ 1 %08051 % 41 2R3, R42,2 kQ08055 % 42 1R33120 kQ08055 % 42 1R33120 kQ08055 % 44 2R36, R372 Q08055 % 45 9R39, R44, R45, R46, R47, R48, R4915 kQ08055 % 46 2R40, R4122 Q08055 % 47 1R50 Q08055 % 48 1R502,2 Q08055 % 51 2R54, R5568 Q08055 % 52 1R5647 kQ08055 % 54 1R51100 Q08	26	2	T1,T2	BC847C	SOT23/3		
2821, LS1-HLTER SMD1-HLTER SMDMurata291L27427920930805Würth301L4744220WE-SL2Würth314R1, R6, R13, R2510 kQ08055 %329R11, R12, R14, R15, R16, R17, R30, R35, R381, 5 kQ08055 %332R18, R195, 76 kQ 1%08055 %342R2, R64330 Q08055 %351R201 MQ08051 %362R21, R226, 81 kQ 1%08051 %382R26, R2720 kQ 1%08051 %392R28, R2910 kQ 1%08051 %402R3, R42, 2 kQ08055 %412R31, R32100 Q08055 %421R33120 kQ08055 %432R34, R59470 Q08055 %442R36, R3722 Q08055 %459R39, R42, R43, R44, R45, R46, R47, R48, R4915 kQ08055 %462R40, R4122 Q08055 %471R50 Q08055 %481R5022 Q08055 %502R52, R5368 Q08055 %512R54, R5568 Q08055 %521R5647 kQ0805	27	2	13,14	BC857C	SO123/3		
1911274/2/900605With3011.4742/203WE-SL2Würh314R1, R6, R13, R2510 kQ08055 %329R11, R12, R14, R15, R16, R17, R30, R35, R381,5 kQ08055 %332R18, R195,76 kQ 1%08051 %342R2, R64330 Q08055 %351R201 MQ08055 %362R21, R226,81 kQ 1%08051 %372R23, R246,65 kQ 1%08051 %382R26, R2720 kQ 1%08051 %392R28, R2910 kQ 1%08051 %402R3, R42,2 kQ08055 %412R3, R42,2 kQ08055 %421R33120 kQ08055 %432R34, R5922 Q08055 %442R36, R3722 Q08055 %459R39, R42, R43, R44, R45, R46, R47, R48, R4915 kQ08055 %462R40, R4122 Q08055 %471R50 Q08055 %481R502,2 Q08055 %502R52, R53100 kQ08055 %512R54, R5568 Q08055 %531R58470 kQ08055 %	28	2		T-FILTER_SMD	T-FILTER_SMD		Murata
1011 <t< th=""><th>29</th><th>1</th><th></th><th>742792093</th><th>U8U5 WESL2</th><th></th><th>Würth</th></t<>	29	1		742792093	U8U5 WESL2		Würth
$\begin{array}{cccccccccccccccccccccccccccccccccccc$	31	1	D1 D6 D13 D25	10 kO	0805	5 %	vv ui tii
332R18, R19R19, R09, R09, R09, R09, R09, R09, R09, R0	32	9	R11 R12 R14 R15 R16 R17 R30 R35 R38	15kO	0805	5%	
342R2, R64330 Ω 08055%351R201 M Ω 08055%362R21, R226, 81 k Ω 1%08051%372R23, R246, 65 k Ω 1%08051%382R26, R2720 k Ω 1%08051%392R28, R2910 k Ω 1%08051%402R3, R42,2 k Ω 08055%412R31, R32100 Ω 08055%421R33120 k Ω 08055%432R34, R59470 Ω 08055%442R34, R5922 Ω 08055%459R39, R42, R43, R44, R45, R46, R47, R48, R4915 k Ω 08055%462R40, R4122 Ω 08055%471R50 Ω 08055%481R502,2 Ω 08055%491R5139 k Ω 08055%512R54, R5568 Ω 08055%531R58470 k Ω 08055%541R502,2 Ω 08055%553R7, R9, R604,7 k Ω 08055%562R8, R10100 Ω 08055%571R6310 Ω 08055%	33	2	R18, R19	5.76 kQ 1%	0805	1 %	
351R20 $1 M\Omega$ 0805 5 %362R21, R22 $6.81 \ k\Omega \ 1\%$ 0805 1% 372R23, R24 $6.65 \ k\Omega \ 1\%$ 0805 1% 382R26, R27 $20 \ k\Omega \ 1\%$ 0805 1% 392R28, R29 $10 \ k\Omega \ 1\%$ 0805 1% 402R3, R4 $2.2 \ k\Omega$ 0805 5% 412R31, R32 $100 \ \Omega$ 0805 5% 421R33 $120 \ k\Omega$ 0805 5% 432R34, R59 $470 \ \Omega$ 0805 5% 442R36, R37 $22 \ \Omega$ 0805 5% 459R39, R42, R43, R44, R45, R46, R47, R48, R49 $15 \ k\Omega$ 0805 5% 462R40, R41 $22 \ \Omega$ 0805 5% 471R5 $0 \ \Omega$ 0805 5% 481R50 $2.2 \ \Omega$ 0805 5% 502R52, R53 $100 \ k\Omega$ 0805 5% 512R54, R55 $68 \ \Omega$ 0805 5% 521R56 $470 \ k\Omega$ 0805 5% 541R61 $100 \ \Omega$ 0805 5% 553 $R7, R9, R60$ $4, 7 \ k\Omega$ 0805 5% 571 $R63$ $10 \ \Omega$ 0805 5%	34	2	R2. R64	330 Ω	0805	5 %	
36 2 $R21, R22$ $6.81 k\Omega 1\%$ 0805 1% 37 2 $R23, R24$ $6.65 k\Omega 1\%$ 0805 1% 38 2 $R26, R27$ $20 k\Omega 1\%$ 0805 1% 39 2 $R28, R29$ $10 k\Omega 1\%$ 0805 1% 40 2 $R3, R4$ $2.2 k\Omega$ 0805 5% 41 2 $R31, R32$ 100Ω 0805 5% 42 1 $R33$ $120 k\Omega$ 0805 5% 42 2 $R34, R59$ 470Ω 0805 5% 43 2 $R34, R59$ 470Ω 0805 5% 44 2 $R36, R37$ 22Ω 0805 5% 45 9 $R39, R42, R43, R44, R45, R46, R47, R48, R49$ $15 k\Omega$ 0805 5% 46 2 $R40, R41$ 22Ω 0805 5% 47 1 $R5$ 0Ω 0805 5% 48 1 $R50$ 2.2Ω 0805 5% 49 1 $R51$ $39 k\Omega$ 0805 5% 51 2 $R54, R55$ 68Ω 0805 5% 52 1 $R56$ $47 k\Omega$ 0805 5% 54 1 $R61$ 100Ω 0805 5% 54 1 $R61$ 100Ω 0805 5% 57 1 $R63$ 10Ω 0805 5%	35	1	R20	1 MΩ	0805	5 %	
37 2R23, R24 $6.65 k\Omega 1\%$ 0805 1% 38 2R26, R27 $20 k\Omega 1\%$ 0805 1% 39 2R28, R29 $10 k\Omega 1\%$ 0805 1% 40 2R3, R4 $2.2 k\Omega$ 0805 5% 41 2R31, R32 100Ω 0805 5% 42 1R33 $120 k\Omega$ 0805 5% 42 1R33 $120 k\Omega$ 0805 5% 43 2R34, R59 470Ω 0805 5% 44 2R36, R37 22Ω 0805 5% 45 9R39, R42, R43, R44, R45, R46, R47, R48, R49 $15 k\Omega$ 0805 5% 46 2R40, R41 22Ω 0805 5% 47 1R5 0Ω 0805 5% 48 1R50 2.2Ω 0805 5% 50 2R52, R53 $100 k\Omega$ 0805 5% 51 2R54, R55 68Ω 0805 5% 52 1R56 $47 k\Omega$ 0805 5% 53 1R58 $470 k\Omega$ 0805 5% 54 1R61 100Ω 0805 5% 55 3R7, R9, R60 $4, 7 k\Omega$ 0805 5% 57 1R63 10Ω 0805 5%	36	2	R21, R22	6,81 kΩ 1%	0805	1 %	
382R26, R2720 k\Omega 1%08051 %392R28, R2910 k\Omega 1%08051 %402R3, R42,2 kΩ08055 %412R31, R32100 Ω08055 %421R33120 kΩ08055 %432R34, R59470 Ω08055 %442R36, R3722 Ω08055 %459R39, R42, R43, R44, R45, R46, R47, R48, R4915 kΩ08055 %462R40, R4122 Ω08055 %471R50 Ω08055 %481R502,2 Ω08055 %491R5139 kΩ08055 %512R54, R5568 Ω08055 %521R5647 kΩ08055 %531R58470 kΩ08055 %541R61100 Ω08055 %553R7, R9, R604,7 kΩ08055 %562R8, R101 kΩ08055 %571R6310 Ω08055 %	37	2	R23, R24	6,65 kΩ 1%	0805	1 %	
392R28, R2910 kΩ 1%08051%402R3, R42, 2 kΩ08055%412R31, R32100 Ω08055%421R33120 kΩ08055%432R34, R59470 Ω08055%442R36, R3722 Ω08055%459R39, R42, R43, R44, R45, R46, R47, R48, R4915 kΩ08055%462R40, R4122 Ω08055%471R50 Ω08055%481R502,2 Ω08055%491R5139 kΩ08055%502R52, R53100 kΩ08055%512R54, R5568 Ω08055%521R56470 kΩ08055%531R58470 kΩ08055%541R61100 Ω08055%553R7, R9, R604,7 kΩ08055%562R8, R101 kΩ08055%571R6310 Ω08055%	38	2	R26, R27	20 kΩ 1%	0805	1 %	
402R3, R42, 2 kΩ08055 %412R31, R32100 Ω08055 %421R33120 kΩ08055 %432R34, R59470 Ω08055 %442R36, R3722 Ω08055 %459R39, R42, R43, R44, R45, R46, R47, R48, R4915 kΩ08055 %462R40, R4122 Ω08055 %471R50 Ω08055 %481R502, 2 Ω08055 %491R5139 kΩ08055 %502R52, R53100 kΩ08055 %512R54, R5568 Ω08055 %521R5647 kΩ08055 %531R58470 kΩ08055 %541R61100 Ω08055 %553R7, R9, R604,7 kΩ08055 %571R6310 Ω08055 %	39	2	R28, R29	10 kΩ 1%	0805	1 %	
412R31, R32100 Ω08055 %421R33120 kΩ08055 %432R34, R59470 Ω08055 %442R36, R3722 Ω08055 %459R39, R42, R43, R44, R45, R46, R47, R48, R4915 kΩ08055 %462R40, R4122 Ω08055 %471R50 Ω08055 %481R502,2 Ω08055 %491R5139 kΩ08055 %502R52, R53100 kΩ08055 %512R54, R5568 Ω08055 %521R5647 kΩ08055 %531R58470 kΩ08055 %541R61100 Ω08055 %553R7, R9, R604,7 kΩ08055 %562R8, R101 kΩ08055 %571R6310 Ω08055 %	40	2	R3, R4	2,2 kΩ	0805	5 %	
421R33120 kΩ08055 %432R34, R59470 Ω08055 %442R36, R3722 Ω08055 %459R39, R42, R43, R44, R45, R46, R47, R48, R4915 kΩ08055 %462R40, R4122 Ω08055 %471R50 Ω08055 %481R502.2 Ω08055 %491R5139 kΩ08055 %502R52, R53100 kΩ08055 %512R54, R5568 Ω08055 %521R5647 kΩ08055 %531R58470 kΩ08055 %541R61100 Ω08055 %553R7, R9, R604,7 kΩ08055 %562R8, R101 kΩ08055 %571R6310 Ω08055 %	41	2	R31, R32	100 Ω	0805	5 %	
432R34, R59470 Ω08055 %442R36, R3722 Ω08055 %459R39, R42, R43, R44, R45, R46, R47, R48, R4915 kΩ08055 %462R40, R4122 Ω08055 %471R50 Ω08055 %481R502.2 Ω08055 %491R5139 kΩ08055 %502R52, R53100 kΩ08055 %512R54, R5568 Ω08055 %521R5647 kΩ08055 %531R58470 kΩ08055 %541R61100 Ω08055 %553R7, R9, R604,7 kΩ08055 %562R8, R101 kΩ08055 %571R6310 Ω08055 %	42	1	R33	120 kΩ	0805	5 %	
442R36, R3722 Ω 08055 %459R39, R42, R43, R44, R45, R46, R47, R48, R4915 k Ω 08055 %462R40, R4122 Ω 08055 %471R50 Ω 08055 %481R502, 2 Ω 08055 %491R5139 k Ω 08055 %502R52, R53100 k Ω 08055 %512R54, R5568 Ω 08055 %521R5647 k Ω 08055 %531R58470 k Ω 08055 %541R61100 Ω 08055 %553R7, R9, R604,7 k Ω 08055 %562R8, R101 k Ω 08055 %571R6310 Ω 08055 %	43	2	R34, R59	470 Ω	0805	5%	
459R39, R42, R43, R44, R45, R46, R47, R48, R4915 KΩ08055 %462R40, R4122 Ω08055 %471R50 Ω08055 %481R502.2 Ω08055 %491R5139 kΩ08055 %502R52, R53100 kΩ08055 %512R54, R5568 Ω08055 %521R5647 kΩ08055 %531R58470 kΩ08055 %541R61100 Ω08055 %553R7, R9, R604,7 kΩ08055 %562R8, R101 kΩ08055 %571R6310 Ω08055 %	44	2	R36, R37	22 Ω	0805	5%	
462R40, R4122 \$208055 %471R50 Ω 08055 %481R502, Ω 08055 %491R5139 k Ω 08055 %502R52, R53100 k Ω 08055 %512R54, R5568 Ω 08055 %521R5647 k Ω 08055 %531R58470 k Ω 08055 %541R61100 Ω 08055 %553R7, R9, R604, 7 k Ω 08055 %562R8, R101 k Ω 08055 %571R6310 Ω 08055 %	45	9	R39, R42, R43, R44, R45, R46, R47, R48, R49	15 kΩ	0805	5%	
471R5 $0 \Omega^2$ $0 805$ 5% 481R50 $2, \Omega$ $0 805$ 5% 491R51 $39 k\Omega$ $0 805$ 5% 502R52, R53 $100 k\Omega$ $0 805$ 5% 512R54, R55 68Ω $0 805$ 5% 521R56 $47 k\Omega$ $0 805$ 5% 531R58 $470 k\Omega$ $0 805$ 5% 541R61 100Ω $0 805$ 5% 553R7, R9, R60 $4, 7 k\Omega$ $0 805$ 5% 562R8, R10 $1 k\Omega$ $0 805$ 5% 571R63 10Ω $0 805$ 5%	46	2	R40, R41	22 02	0805	5%	
401 $K50$ 2.2Ω 0805 5% 491 $R51$ $39 k\Omega$ 0805 5% 502 $R52, R53$ $100 k\Omega$ 0805 5% 512 $R54, R55$ 68Ω 0805 5% 521 $R56$ $47 k\Omega$ 0805 5% 531 $R58$ $470 k\Omega$ 0805 5% 541 $R61$ 100Ω 0805 5% 553 $R7, R9, R60$ $4, 7 k\Omega$ 0805 5% 562 $R8, R10$ 1 $k\Omega$ 0805 5% 571 $R63$ 10Ω 0805 5%	47	1	RJ P50	220	0805	5 %	
47 1 137 137 100 1	40	1	R50	2,2 S2 30 bO	0805	5 %	
$ \begin{array}{c ccccccccccccccccccccccccccccccccccc$	50	2	R51 R52 R53	100 20	0805	5%	
51 2 104 0005 57 52 1 $R56$ 47 Ω 0805 57 53 1 $R58$ 470 Ω 0805 57 54 1 $R61$ 100 Ω 0805 57 55 3 $R7, R9, R60$ $4, 7$ $K\Omega$ 0805 57 56 2 $R8, R10$ 1 $K\Omega$ 0805 57 57 1 $R63$ 10 Ω 0805 5%	51	2	R52, R55	68 Q	0805	5%	
53 1 R58 470 kΩ 0805 5 % 54 1 R61 100 Ω 0805 5 % 55 3 R7, R9, R60 4,7 kΩ 0805 5 % 56 2 R8, R10 1 kΩ 0805 5 % 57 1 R63 10 Ω 0805 5 %	52	1	R56	47 kΩ	0805	5%	
54 1 R61 100 Ω 0805 5 % 55 3 R7, R9, R60 $4,7$ kΩ 0805 5 % 56 2 R8, R10 1 kΩ 0805 5 % 57 1 R63 10 Ω 0805 5 %	53	1	R58	470 kΩ	0805	5%	
55 3 R7, R9, R60 4,7 kΩ 0805 5 % 56 2 R8, R10 1 kΩ 0805 5 % 57 1 R63 10 Ω 0805 5 %	54	1	R61	100 Ω	0805	5 %	
56 2 R8, R10 1 kΩ 0805 5 % 57 1 R63 10 Ω 0805 5 %	55	3	R7, R9, R60	4,7 kΩ	0805	5 %	
57 1 R63 10 Ω 0805 5 %	56	2	R8, R10	1 kΩ	0805	5 %	
	57	1	R63	10 Ω	0805	5 %	

FA-USB-TRX-Interface 1.0 – 090126



	OUTPUT OUTPUT MUTE + -

Bild 7: Ein Mustergerät mit beschrifteter Frontplatte, an der die Bedeutung der vier LEDs abzulesen ist.

Bild 5: Bestückungsplan der Platinenoberseite; alle hier eingezeichneten Bauelemente sind auch beim FA-Bausatz zu bestücken. Maßstab 1:1

Tabelle 2: Stückliste der bedrahteten Bauteile					
Position	Anzahl	Name	Wert	Gehäuse	Toleranz
1	1	IC14	SIM1-0505-SIL4	SIL4	
2	3	IC2, IC3, IC5	6N139	DIL8	
3	1	Q1	12 MHz	HC49/U	30 ppm
4	1	Q2	6 MHz	HC49/U	30 ppm
5	1	R57	10 kΩ	VISHAY_64X	
6	1	R62	50 kΩ	VISHAY_64X	
7	1	K1	K2X14	2X14 2,54 mm	
8	1	K2	K1X5	1x05	
9	1	K5	K1X2	1X02	
10	1	K6	K1X3	1X03	
11	1	K3	USB-B	USB-B-PRINT	
12	1	K4	USB-A	USB-A-PRINT	[
13	1	K7	SUB-D 15-polige Buchse liegend		
14	3	S1, S2, S3	Kurzhubtaster horizontal metrisch		
15	7		Jumper		
16	2		Lichtleiter	Lichtleiter	
17	1	Gehäuse	abgelängt bzw. mit Bausatz geliefert		

men, die von der Rückseite der Platine leuchten. Die Menge des eingekoppelten Lichtes reicht auch so aus.

IC5 zeigt in eine andere Richtung als IC2 und IC3. Pin 1 vom DC-DC-Umsetzer IC14 ist durch einen weißen Punkt gekennzeichnet. Die restlichen Bauteile lassen sich eigentlich nicht falsch montieren. Die meisten Löstellen haben genügend Abstand zu den SMD-Bauteilen. Jedoch ist bei einigen Anschlüssen mit Vorsicht zu verfahren. So befinden sich SMD-Bauteile in der Nähe der Quarze und des Spannungswandlers. Bei der Steckerleiste K1 ist etwas Vorsicht in der Nähe der Widerstände R3/R4 und sowie der Kondensatoren C14 und C15 beim Einlöten angebracht.

Erste Inbetriebnahme

Nachdem nun alle Bauteile eingelötet sind, überprüfen wir die Lötungen optisch auf Kurzschlüsse. Für einen ersten Test brauchen wir noch keine Jumper auf die Steckerleiste K1 zu stecken.

Nun schließen wir die Platine an ein laufendes PC-System an. Dieses sollte zunächst den Hub und dann einen FTDI-USB-Chip



erkennen. Hierbei leuchten zunächst die CAT-LED und dann die PTT- und KEY-LED mehrfach auf. (Dies ist auch abhängig von der aktuellen Programmierung des FTDI-Chip.) Ferner sollte zusätzlich ein USB-Audiodevice in der Systemsteuerung auftauchen. Konnte das Betriebssystem den Audiochip erfolgreich initialisieren, leuchtet die grüne LED D7, die anderen LEDs sind wieder aus. Sollte sich die Platine nicht wie erwartet melden, kann das Problem anhand folgender Liste eingegrenzt werden: Die Fehlersuche beginnt am USB-Stecker K4.





© Box 73 Amateurfunkservice GmbH 2009

USB-Hub

- Am Pluspol von C11 liegen die 5 V aus der USB-Schnittstelle des Host-PC an. Eine normgerechte USB-Schnittstelle schaltet sich bei Überlast (Kurzschluss) ab. Überprüfen Sie die Lötungen an der USB-Buchse K3 und am DC-DC-Umsetzer IC14.
- 2. Am Pluspol von C35 liegen 3,3 V an, welche durch den internen Spannungsregler von IC1 gewonnen werden. Überprüfen Sie die Lötungen an K1 auf Kurzschlüsse.
- 3. An Q2 kann eine 6-MHz-Schwingung mit etwa $U_{ss} = 2,7$ V mit dem Oszilloskop gemessen werden.
- 4. Am Punkt zwischen R33 und C32 müssen etwa 3 V anliegen. Dieses Signal ist der Reset für den Hub-Chip.

Soundcodec:

5. An der Kühlfahne von IC7 liegen etwa 3,5 V an.

- 6. An Q1 ist eine 12-MHz-Schwingung mit etwa $U_{ss} = 3,7$ V messbar (ein 10-MHz-Oszilloskop wird lediglich etwas weniger anzeigen).
- 7. Am Pluspol von C16 liegen ca. 1,8 V an.

Hinter dem DCDC-Wandler (gegen Masse GND_CAT messen!):

- 8. Über C50 liegen etwa 5 V an. Überprüfen Sie die Einbaulage des DC-DC-Umsetzers IC14.
- 9. An C7 liegen etwa –6 V an.
- 10. An C8 liegen etwa +7 V an.

Gehäuse

Durch die Breite der Platine von 100 mm lassen sich alle Gehäuse, die sich für Europakarten eignen, verwenden. Für unsere Muster benutzen wir ein Aluminiumprofilgehäuse im Europakartenformat, das in der Mitte durchgesägt wurde. Der Komplettbausatz beinhaltet ein spezielles, passendes Gehäuse.



Bild 16: Messpunkte, bei eingestecktem USB-Kabel

Dieses besteht aus Ober- und Unterschale sowie Front- und Rückplatte. Ein ergänzendes Montageset beinhaltet 8 Befestigungsschrauben und 4 transparente Kunststofffüße. Zur Montage werden Ober- und Unterschale zusammengesetzt, die fertig bestückte und getestete Platine in die passende Führungsnut eingeschoben, Frontund Rückplatte aufgesetzt und nach dem Ausrichten festgeschraubt.

Beim Einfädeln der Lichtleiter in die entsprechenden Löcher der Frontplatte ist etwas Vorsicht geboten. Aufgrund von Fertigungstoleranzen ist es möglich, dass sich die Platine im zusammengeschraubten Gehäuse etwa 1 mm verschieben lässt. Ein kleines Stück Schaumstoffklebeband, welches an der Rückseite der Frontplatte befestigt wird, schafft hier Abhilfe. Zum Schluss werden die 4 Kunststofffüße auf die Gehäuse-Unterseite geklebt.

Achten Sie bei der Montage der Platine darauf, dass die Buchse zum Transceiver vom Gehäuse isoliert ist. Aus diesem Grund ist diese etwas herausgezogen, sodass der Kunststoffträger übersteht. Sollte trotzdem noch Kontakt zum Gehäuse bestehen, ist der Ausschnitt der Rückplatte mit einer Schlichtfeile vorsichtig an den entsprechenden Seiten nachzuarbeiten.

Frontplatte

Das zum Komplettbausatz gehörende Gehäuse verfügt über eine entsprechende Beschriftung. Selbstbauern geben wir folgende Hinweise mit auf den Weg: Das Frontplattendesign hatten wir bei unseren Testmustern mit einem Farbdrucker auf Fotopapier ausgedruckt und anschließend mit Klarlack überzogen. Die Ausbrüche wurden mit einem Messer ausgeschnitten, die runden Löcher mit einer Lochzange ausgestanzt. Dünnes Teppichklebeband fixiert das Ganze auf der gebohrten Aluminiumplatte.

Software- und Treiberinstallation unter Windows XP

Für die weitere Fertigstellung unseres Gerätes müssen zunächst geeignete USB-Treiber installiert werden. Im Folgenden beschreiben wir die Installation unter Windows XP. Nutzer von Linux oder MacOS konsultieren bitte die entsprechenden Dokumentationen.

Für den Hub und das Audiointerface lassen sich die von Windows XP mitgelieferten Treiber verwenden. Für den RS232-Umsetzer FT232RL ist der FTDI-Treiber ab der Version 2.00 einzusetzen. Ein eventuell auf dem System vorhandener älterer Treiber kann problemlos durch die neue Version ersetzt werden.

Die Version 2.00 beinhaltet auch ein Programmierinterface für den Chip, sodass

🛿 MProg - Multi Device EEPROM Programmer (Program Mode) 🏒 🛛 🔀					
File Device Tools Help					
	P 🛎 P ? 📀	ď			
Basic Details Device Type FT232R USB VID / PID FTDI Default Vendor ID 0403 Product ID 6001 BM / C Device Specific Options USB Version Number USB 2.0 Disable USB Serial Number Pull Down IO Pins in USB Suspend	USB Power Options (* Bus Powered C Self Powered USB Serial Number Control Serial Number Prefix (2 digits) USB Fixed Serial Number Fixed Serial Number (8 digits) DC6JN001 USB Remote Wake Up Enable USB Remote Wake Up Plug & Play (FT232 Series Only) Finable Plug And Play	FT2232C Options FT232R Invert RS232 Signals Invert TXD Invert TXD Invert RXD Invert RTS# Invert CTS# Invert DR# Invert DR# Invert CD# Invert Ri# //O Controls //O Mode ▼ C0 //O Mode ▼ C1 //O Mode ▼ C2			
Product and Manufacturer Descriptor Strings Manufacturer Product Description FTDI DC2PD CAT Interfac Programming Options Only Program Blank Devices		I/O Mode C3 TX & RXLED# C4 High Current I/O's Load D2XX driver			

Bild 17: Das Programm MProg wird zum Einstellen der Pin-Funktionen des RS232-Umsetzers benutzt. Die Belegung im Feld *Invert RS232 Signals* gilt speziell für Transceiver mit reiner RS232-Schnittstelle wie z. B. FT-847.

der Einsatz eines speziellen USB-Treibers für die Programmierung entfällt.

Die Installation geht am einfachsten mit dem von FTDI herunterzuladenden Installer CDM_2.02.04.exe [2], der alle benötigten Dateien kopiert. Diese Datei befindet sich auch auf der CD-ROM zum Bausatz, siehe Tabelle 7. Verbindet man nun die Platine mit dem USB-Bus, sollten – wie bereits getestet – zunächst der Hub, dann der serielle Port und das Audiointerface erkannt werden.

FTDI-Chip programmieren

Die Polarität einiger Ausgangssignale des nun installierten USB-Seriell-Umsetzers lässt sich softwaremäßig festlegen. Auch die Sonderfunktion der CBUS-Pins bedürfen einer nutzerspezifischen Anpassung. Damit der Chip endgültig unseren Zwecken dienen kann, ist er also vorher noch zu programmieren.

Auf Wunsch können Bausätze mit vorbestückten Platinen jedoch bereits mit fertig programmiertem FTDI-Chip gemäß Ihrer Wahl ausgeliefert werden! Wer das Interface später an einem anderen Transceiver betreiben will, muss dann allerdings dennoch Hand anlegen.

Das ist jedoch so einfach, weshalb wir hierfür auf Jumper, die den Hardwareaufwand erhöht hätten, verzichten konnten. Dazu gibt es nämlich von FTDI ein Tool mit dem Namen *Mprog*.

Wir gehen dazu wie folgt vor: Das Programm *Mprog* läuft in der aktuellen Version unter Windows XP. Es gibt ältere Ver-

Tabelle 3: Programmierung mit Mprog für die einzelnen Transceiver					
Hersteller	Typen	Invert TXD	Invert RXD	Bemerkung	Tx_CAT/TX_232 zum TRX*
Gruppe Ico	om-Interface (Template	e: Icom-I	Interface.	ept)	
Alinco	nur DX-77	×		Tx_CAT (9) und Rx_CAT (1) verbinden	Tx_CAT (9)
Icom	alle	×		Tx_CAT (9) und Rx_CAT (1) verbinden	Tx_CAT (9)
JRC	NRD-535, -545 JST-145, -245	?	bisher l	keine Erfahrungen	?
Ten-Tec	Omni VI, Omni VI+	×		Tx_CAT (9) und Rx_CAT (1) verbinden	Tx_CAT (9)
Yaesu	alle älteren Geräte mit 8-pol. Mini-DIN-Buchs	e ×		(1), (9) nicht verbinden	Tx_CAT (9)
Gruppe RS	232-Interface (Templa	te: RS23	32-Interfa	ce.ept)	
Elecraft	K2/100		×		TX_232 (2)
Kenwood	alle		×		modellabhängig
Ten-Tec	Paragon, Omni V, Orion, Orion II		×		TX_232 (2)
Yaesu	alle neueren mit Sub-D	9-Buchse	e ×		TX_232 (2)
Für alle Geräte des oberen Tabellenteils ist das Template <i>Icom-Interface.ept</i> nutzbar, für die des unteren <i>RS232-Interface.ept</i> *zum Transceiver führende CAT-Leitung (Pin an Sub-D15)					

sionen, welche auch unter Windows 98 laufen, jedoch müssten dazu ggf. alle vorher installierten RS232-Treiber von FTDI aus dem System entfernt werden und es wäre ein spezieller Treiber für die Programmierung zu laden. Nach der Programmierung müsste wieder der RS232-Treiber geladen werden. **Diese Vorgehensweise wird von uns nicht empfohlen**, da das Programm zum automatischen Entfernen der Treiber nicht immer reibungslos funktioniert. Man müsste dann unter Umständen die entsprechenden Einträge mit *Regedit* aus der Registry entfernen!

Mit anderen Worten: Auch bei vorgesehenem Betrieb unter Windows 98 SE sollte der FTDI-Chip auf einem PC mit Windows XP programmiert werden!

Wir starten das Programm Mprog bei angeschlossenem Interface. Dieses Programm befindet sich auch auf der CD-ROM zum Bausatz, siehe Tabelle 7. Nach dem Klick auf das Lupensymbol von MProg sollte ein angeschlossenes Gerät gefunden werden. Mit Tools \rightarrow Read and Parse liest die Software den momentanen Zustand aus und zeigt ihn an. Ob das RXD- oder das TXD-Signal invertiert wird, hängt von Ihrem Transceiver ab. Bedingt durch den Transistor T1, welcher für ein Open-Collector-Ausgang des Tx_CAT-Signales sorgt, wird dieses Signal invertiert. Deshalb ist immer nur ein Pegel des Signalpaares Tx_CAT/Rx_CAT zu invertieren.

Für **Icom**-Geräte (CI-V-Schnittstelle) sowie einige **Ten-Tec**-Geräte ist ein Haken bei *Invert TXD* zu setzen und die Anschlüsse Rx_CAT und Tx_CAT werden verbunden zum CI-V-Signal. Auch ältere **Yaesu**-Geräte benötigen diesen Pegel, jedoch führenen die Tx_CAT- und Rx_CAT-Signale getrennt zum Transceiver.

Für Geräte mit reiner RS232-Schnittstelle wie **Yaesu** FT-450, FT-847, FT-2000 oder **Kenwood** TS-2000 wird ein Haken bei *Invert RXD* gesetzt. Auch bei **Kenwood**-Geräten mit der sechspoligen DIN-Buchse *ACC* ist so zu verfahren. Tabelle 3 fasst die verschiedenen Varianten zusammen.

Damit die LED D1 leuchtet, wird Ausgang *I/O_Control C4* auf *TX & RX LED* gesetzt. Wenn man dies vergisst, leuchtet die CAT-LED nicht.

Um das Programmieren zu vereinfachen, enthält die dem Bausatz beiliegende CD-ROM im Ordner *MProg_Templates* bereits vorgefertigte *Mprog*-Programmiervorlagen (so genannte *Templates*) für die beiden Transceivergruppen gemäß Tabelle 3. Die im konkreten Fall benötigte Vorlage laden Sie in *MProg* über *File* \rightarrow *Open* \rightarrow *Suchen in:* \rightarrow (Ihr CD-Laufwerk) \rightarrow *MProg_Templates* (File gemäß Tabelle 3 auswählen).



Bild 18: Hat alles geklappt, erscheinen die Geräte *USB Serial Port* und *USB Audiogerät* unter Windows im Gerätemanager.

Nur wenn Sie hier selbst noch etwas geändert haben, müssen Ihre neuen Einstellungen auf dem PC auch als Datei gespeichert werden. Im Normalfalls können Sie nach Laden des richtigen Templates sofort programmieren durch Klicken auf den Button mit dem Blitz, 8. von links, roter Pfeil in Bild 17. **Achten Sie** aber **darauf**, dass vorher das Häkchen bei *Use Fixed Serial Number* gesetzt ist, damit Windows nicht nach jeder Neuprogrammierung ein neues Device erkennt.

Windows-Systemsteuerung

Nun schauen wir in der Systemsteuerung unter Windows nach, ob die Programmierung erfolgreich war. Zuvor trennen wir jedoch unser Gerät kurz vom USB-Stecker, da die neue Programmierung erst beim erneuten Einstecken vom PC übernommen wird.

Über Start \rightarrow Systemsteuerung \rightarrow System \rightarrow Hardware \rightarrow Geräte-Manager \rightarrow Anschlüsse (COM und LPT) gelangen wir zu den seriellen Schnittstellen (COM), wobei die Gesuchte als USB Serial Port erscheint.

Unter den erweiterten Eigenschaften dieser neuen seriellen Schnittstelle (*Advanced Settings Dialog*) ist noch der Haken bei *Serial Enumerator* zu entfernen¹⁾. In diesem Dialogfeld kann man auch eine alternative Portnummer auswählen, falls die von Windows automatisch vergebene im Anwendungsprogramm nicht auswählbar ist (mitunter nur bis COM9 oder COM15 zulässig).

Wenn Sie das Interface an einen anderen USB-Port stecken, vergibt Windows hierfür eine neue Portnummer. Solange Sie verschiedene Geräte nicht zusammen betreiben, können Sie die Portnummer auf den kleinsten freien Wert ändern. COM3 und COM4 unterstützen auch die ältesten Programme.

Hat alles geklappt, sollten im Gerätemanager ähnlich wie in Bild 18 ein USB-Serial-Port und ein USB-Audiogerät auftauchen. Jetzt steht dem Einsatz des Interfaces eigentlich nichts mehr im Wege.

Von aktuellen Linux-Systemen werden die Komponenten der Box automatisch erkannt und eingebunden, siehe Bild 19. Mit einem Terminalprogramm (z. B. das Windows-Bordmittel *Hyperterm* unter *Programme* \rightarrow *Zubehör* \rightarrow *Kommunikation*) lässt sich die serielle Schnittstelle des CAT-Interfaces testen. Bei der Ausgabe von Zeichen muss D1 aufleuchten. Wenn wir am Stecker K7 Pin 1 und Pin 9 verbinden (*Rx_CAT* und *Tx_CAT*), so erscheint der eingegebene Text sogar als Echo im Terminalfenster.

оме-рузент. тчет	6
USB	
EHCI Host Controller	
UHCI Host Controller	
UHCI Host Controller	
USB Serial CAT Interface	
USB Audio CODEC	
TUSB2046 Hub	
 UHCI Host Controller 	
Acer Module	
UHCI Host Controller	
Generic USB Mouse USB Mouse	e _
USB-Controller	-
E USB-Hub	
< BBB	4 F

Bild 19: SuSe 10.1 erkennt alle Komponenten automatisch. (Erfahrungen zu anderen Linux-Distributionen liegen leider noch nicht vor.)

Nur falls kein Echo kommt

Sollte es dabei Probleme geben, kann alternativ auch nur die RX/TX-Strecke ohne die galvanische Trennung geprüft werden. Dazu sind die Jumper an K1 so zu setzen, dass bereits dort die Signale TXD und RXD überbrück werden (Pin 17 und 19, nebeneinander liegend).

Zuvor ist aber die Invertierung der Signale RXD und TXD mit *MProg* anzugleichen. Da wir das Tx_CAT-Signal jetzt vor dem Transistor T1 zurückschleifen, muss für diesen Test der Haken bei beiden Signalen gleich sein. Das ist, wenn nachher alles funktioniert, selbstredend wieder rückgängig zu machen.

Software- und Treiberinstallation unter Windows 98 SE

Die Installation unter Windows 98 SE verläuft weitgehend identisch zu der unter XP. Der Hub und der Audiocodec werden selbständig erkannt, die nötigen Treiber befinden sich auf Ihrer Windows 98 SE-Installations-CD.

Für die CAT-Schnittstelle muss der passende Treiber von der FTDI-Website geladen werden. Zu beachten ist lediglich, dass der ältere Treiber (*VCP Driver Version 1.09.06*) gewählt wird, der aktuelle ist laut Herstellerangabe nicht mehr kompatibel zu dem alten System. Auch dieser Treiber befindet sich mit auf der CD-ROM zum Bausatz, siehe Tabelle 7.

Während der nach Anstecken des Interfaces automatisch erfolgenden Installation wird Sie Windows 98 SE nach einem Treiber für das USB-Interface fragen. Wählen Sie nach bestem Treiber suchen \rightarrow Häkchen bei geben Sie eine Position an \rightarrow Durchsuchen \rightarrow (Ihr CD-Laufwerk) \rightarrow Ordner Win98-Treiber.

Windows 98 SE sucht sich den benötigten Treiber dann selbst. Sie werden anschließend noch dreimal nach einem Treiber gefragt und wiederholen dazu die angegebene Prozedur – das geht jetzt einfacher, weil alle

sowie en	sowie entsprechende Kontakte bei RigExpert [3]					
Stift	zu verdrahtende Leitung	Stift RigExpert				
1	CAT-Daten vom TRX (Rx_CAT), TTL- und RS232-Pegel	7†, 22, 23°				
2	CAT-Daten zum TRX (TX_RS232) mit RS232-Pegel	9				
3	RS232_OFF (an Masse, wenn kein RS232-Pegel benötigt wird)	-				
4	DTR_CAT, vorzugsw. CW-Tastung	4				
5		17				

Tabelle 4: Kontaktbelegung des Sub-D-Steckverbinders am Interface

5	RTS_CAT, vorzugsw. PTT-Tastung	17	
6	CTS_CAT, vorzugsw. Squelch-	-	
	Signal vom TRX		
7	CAT_NF_IN, NF vom TRX	12	
	(Empfangssignal)		
8	CAT_NF_OUT, NF zum TRX	25	
	(Modulationssignal)		
9	CAT-Daten zum TRX (Tx_CAT)	10,8†	
	mit TTL-Pegel		
10	GND_CAT, Masse (analog + digital)	11, 13, 24	
11	wie 10		
12	K6_1, Erweiterungsmöglichkeit 1		
13	K6_2, Erweiterungsmöglichkeit 2		
14	K6_3, Erweiterungsmöglichkeit 3		
15	wie 10		
† bei Icom-	-, Ten-Tec Omni VI/VI+ und Alinco DX-77	° etliche Kenwood-TRX	
13 14 15 † bei Icom-	K6_3, Erweiterungsmöglichkeit 2 K6_3, Erweiterungsmöglichkeit 3 wie 10 ., Ten-Tec Omni VI/VI+ und Alinco DX-77	° etliche Kenwood-TRX	

¹⁾ Beim Initialisieren des seriellen Ports prüft Windows, ob an der Schnittstelle ein Gerät, typischerweise ein Modem, angeschlossen ist. Diese Maßnahme würde jedoch in unserem Anwendungsfall dazu führen, dass die PTT mehrmals kurz hintereinander aktiviert wird. Das verhindert besagtes Häkchen.

Häkchen bereits richtig gesetzt sind. Abschließend teilt Windows 98 SE wie gewohnt mit, dass die Installation beendet ist und die Hardware benutzt werden kann. In den Windows-Soundeinstellungen erscheint die Soundkarte übrigens hier unter der Bezeichnung *USB Audiogerät*.

Anschlusskabel zum Transceiver

Für den Anschluss des Transceivers ist das jeweilige Bedienungshandbuch des Herstellers zu konsultieren. Die Tabelle 4 listet die am 15-poligen Sub-D-Steckverbinder des Interfaces anliegenden Signale auf. Die ggf. notwendigen Leitungen betreffen:

- digitale Steuerung des Transceivers sowie Auslesen von Betriebsdaten (CAT);
- NF-Übertragung vom und zum TRX;
- PTT-Tastung (Digimodes, CW, Fonie-Aussendung f
 ür Contest, CQ-Ruf usw.);
- CW-Tastung;

- Übernahme des Squelch-Signals vom

TRX (in erster Linie für Packet-Radio). Überlegen Sie zunächst, was Sie davon **wirklich** benötigen und prüfen Sie, was Ihr Transceiver davon beherrscht. Erst dann kann man sich Gedanken über Kabel und Steckverbinder machen. Alle denkbaren Varianten vorzusehen dürfte meist an der Aufnahmefähigkeit der Griffschalen am interfaceseitigen Stecker scheitern. Besser ist es dann, verschiedene Kabel anzufertigen und fallweise zu stecken – so beispielsweise eines für KW und eines für VHF/UHF.

Glücklicherweise ist die Verbindung von Transceiver und PC nun wirklich kein Neuland mehr und erprobte Anschlussvarianten für alle möglichen Transceiver finden sich im Internet. Eine sehr umfassende Zusammenstellung, die bei vielen Transceivern auch mehrere Varianten berücksichtigt, gibt es unter [3] – aber beachten Sie, dass der dortige interfaceseitige Steckverbinder anders belegt ist! Tabelle 4 zeigt, an welchen Pins die für unser Interface benötigten Signale am RigExpert-Steckverbinder liegen. Ob Tx_CAT (Stift 9) oder TX_232 (Stift 2) zur CAT-Steuerung Ihres Transceivers dient, erfahren Sie bereits aus Tabelle 3. Beachten Sie unbedingt die bei Alinco DX-77, allen Icom-Geräten sowie Ten-Tec Omni VI/VI+ notwendige Verbindung vom Stift 9 mit Stift 1!

Bedenken Sie ferner, dass sämtliche NFführenden Leitungen, wenigstens aber die Modulationsleitung, abzuschirmen sind – allen anderen tut das ebenso gut!

Zur CW-Tastung benötigen die meisten Transceiver einen Stereo-Klinkenstecker, wobei der mittlere Ring frei bleiben muss! Bei CW-Tastung via PC muss selbstredend der interne Keyer des Transceivers ausgeschaltet werden. Wer trotzdem noch eine normale Taste parallelschalten will, beachte, dass dies dann eine konventionelle Handtaste (*straight key*) oder ein Paddle mit Elbug-Elektronik sein muss.



Bild 20: Ein aus einseitig konfektionierten Leitungen (Sub-D9, Cinch, Klinkenstecker), Sub-D15-Steckverbinder und Griffschalen aufgebautes Anschlusskabel für den Yaesu FT-847

Konfektionierung der Kabel

Einen 15-poligen Sub-D-Steckverbinder für die InterfaceseiteSteckverbinder haben sicher viele in der Bastelkiste. Ansonsten gibt es diesen u. a. im FA-Leserservice unter *SUBD-15M*; einer liegt dem Komplettbausatz ohnehin bereits bei. Kritischer ist die Transceiverseite. Geeignete Stecker gibt es normalerweise im Elektronik-Fachhandel, die zu bestimmten Funkgerä-

Tabelle 5: Einseitig konfektionierte Leitungen beim FA-Leserservice				
Stecker	FA-ArtNr.	Gerät (z.B.)		
Sub-D9 w	K-SUBD-ST9W	FT-847, -1000, -DX9000, TS-480, -570, -870, -2000		
Sub-D9 m	K-SUBD-ST9M	FT-920, TT alle außer Omni VI		
Sub-D25 m	K-SUBD-ST25M	JST-145, -245, IC-R8500		
Mini-DIN 6p	K-MDIN-ST6M	FT-100, -817, -847, -857, -890, -897, 900, IC-703, -706, -7000		
DIN 4p m	-	FT-2000		
DIN 5pm	K-DIN-ST5M	FT-2000, bedingt IC-746/7400, s. Text		
DIN 6p m	K-DIN-ST6M	FT-736, -840, -990, -1000, -1000D		
DIN 7pm	-	IC-746, -756, -761, -775, -781, -7400		
DIN 8pm	-	IC-746, -756, -761, -775, -781, -910, -970, -7400, -7800		
Klinke 6,3st	K-KL6ST	fast alle		
Klinke 3,5st	K-KL3ST	fast alle		
Klinke 2,5		FT-51R		
Klinke 3,5 4p		VX-5R		
Cinch m	K-CH1M	FT-847, TS-850, -870, -950, TT Omni VI		
m: "männlich", m	ale, d.h. Kontakt ist ei	n Stift		

w: "weiblich", *female*, d.h. Kontakt ist eine Hülse



ten gehörigen Exoten im gut sortierten Amateurfunk-Fachhandel.

Da es aber nicht jedermanns Sache ist, die teilweise sehr winzigen Stecker zu montieren, bietet der FA-Leserservice zur Erleichterung des Zusammenbaus der Kabel gemäß Tabelle 5 und Anhang 1 Leitungen mit einseitig angebrachtem Stecker an, deren anderes Ende dann jeweils nur noch am 15-poligen Sub-D-Stecker SUBD-15M anzulöten ist. Leider gelang es noch nicht, für alle benötigten Steckverbinder vorkonfektionierte Leitungen zu besorgen. Bei DIN-Steckern kann es bisweilen nützlich sein, dass beispielsweise der 5-polige Stecker auch in eine 7- oder 8-polige Buchse passt. Beim IC-746/-7400 genügt dadurch der 5-polige Stecker, wenn eine PTT-Schaltung für Digimodes, Keyer oder Soundausgabe für Contest etc.) nur im KW-Bereich gewünscht wird.

Bild 20 zeigt exemplarisch ein solches Kabel für den Yaesu FT-847 gemäß Schaltung in Bild 21. Dabei wurde die Variante für NF-Übertragung vom und zum PC im KW- und UKW-Bereich gewählt. Weitere Schaltungsbeispiele befinden sich im **Anhang 2**, der schrittweise ergänzt wird.

Das Aufschieben einer Störschutzhülse bzw. von passenden Ferritkernen auf das Kabel (vor der Montage) ist kein Luxus, sondern bewahrt möglicherweise vor späterem Ärger. Nachträglich angebrachte Klappferrite sind meist weniger wirkungsvoll.

Log- und CAT-Software

Es gibt eine große Vielfalt an Programmen, die für die Zusammenarbeit mit dem vorgestellten Interface in Frage kommen. Falls vom PC aus die Leitungen *KEY* und *PTT* (entspricht meist *DTR* und *RTS* am COM-Port) oder auch nur eine von beiden gesteuert werden sollen, muss es die Soft-

FA-USB-TRX-Interface 1.0 – 090126

ware Ihrer Wahl zulassen, beide Signale auf **denselben** COM-Port zu legen wie die CAT-Signale.

Des Weiteren dürfen die betreffenden Leitungen nicht vom Transceiver zur Datenübertragung (CAT) benötigt werden, was jedoch unserem Kenntnisstand nach bei allen moderneren Geräten gegeben ist.

Für Interessenten befinden sich zwei im Zusammenspiel mit diesem USB-Interface erprobte Log- und CAT-Programme mit auf der CD, nämlich die Freeware *UcxLog* [5] und die Shareware *MixW* [6] in einer speziellen Ausgabe für Leser des FUNK-AMATEUR.

Die erforderlichen Einstelungen für die Zusammenarbeit mit dem Transceiver über das USB-Interface sind am besten vor Anschluss des Transceivers vorzunehmen, um Fehlschaltungen zu vermeiden. Außerdem empfiehlt sich für die Erprobung des Zusammenspiels zunächst ein Abschlusswiderstand am Transceiver. Die korrekten Einstellungen bei UcxLog Bild 23: Rückansicht des Mustergerätes; der linke Pegelsteller ist für Modulation, der rechte für Empfangspegel, rechtsherum bedeutet mehr Pegel.



meisten Fällen bei $U_{ss} = 100$ bis 200 mV liegen.

Zum Einpegeln muss wenigstens die NFseitige Kopplung zwischen Transceiver und USB-Interface funktionieren. Sodann wird mit einem geeigneten Programm eine Festfrequenz ausgegeben, z. B. der Abstimmton für SSTV. Am *Audio Mixer* des angeschlossenen PCs wird auf maximale Lautstärke eingestellt. Bitte beachten Sie auch, dass die richtige Sound-"Karte" für die Tonausgabe ausgewählt ist, sie heißt hier *USB Codec*. Nur falls die Software diese Auswahl nicht selbst gestattet, muss diese in den Sound-Einstellungen *Audio Mixer* unter Windows festgelegt werden.

neral Hansceivers Uther Interface	\$	
TBX 1 Section Note	: Each TRX can use 2 COM ports on the same COM port Each COM port can only be used by one TRX	for Key/PTT and CAT (with "No Protoco
1.8 • - 432 • MHz	CAT Yaesu FT-847	Band Offset/kHz
Key/PTT control	act COM port 12 -	
Port COM - 12 - Key High	Settings [Change]	
Note: Only the same Lineort can be us	ed for	
TRX 1 + TRX 2 + Band Data Port.	Control Band Data Port	
Ports 1 2 3 4 5 6 7 8	9 10 11 12 13 14 15	

[5] – hier mit dem USB-Interface an Port 12, zeigt Bild 22. Die Signale *Key* und *PTT* sind *High-aktiv* einzustellen! Das irritiert zunächst, ist aber logisch, weil die vom (virtuellen) COM-Port kommenden Signale ja in jedem Falle ein Interface durchlaufen, wo ein Transistor, Optokoppler oder Relais die Ansteuerung des Transceivers vornimmt.

In dieser Stufe erfolgt jedoch eine Invertierung, so dass die Signale dann zu guter Letzt wie gewohnt Low-aktiv am Transceiver ankommen, um dort die Morsetaste o. Ä. zu ersetzen.

Einstellung der Pegel

Die Audio-Aus- und Eingangspegel des Transceivers lassen sich mit den beiden Trimmern R62 und R57 einstellen, siehe Bild 23 (IN = Empfangssignalpegel, OUT = Modulationssignalpegel). Wenn vorhanden, leistet ein Oszilloskop hierbei gute Dienste, um den Ausgangspegel so einzustellen, dass die maximale Eingangsamplitude des Transceivers – wie in den Herstellerunterlagen angegeben – nicht überschritten wird. Dieser Pegel dürfte in den Danach wird mit R57 auf den gewünschten Pegel justiert. Im normalen Betrieb kann dann mit dem *Audio Mixer* für alle Betriebsarten eine geeignete Einstellung gefunden werden, die übersteuerungsfreien Betrieb ermöglicht.

Sollte am Ausgang kein Signal erscheinen, so ist wurde eventuell die *Mute*-Taste gedrückt. Ein Druck auf diese schaltet die Ausgabe der Soundkarte stumm. Sie sehen dies in der *Lautstärkeregelung* unter Windows. Dort wird unter dem Lautstärkeregler der Knopf *Ton aus* aktiviert. Ein erneutes Drücken schaltet den Ausgang wieder an. Die beiden anderen Tasten bewegen den Ausgangspegelsteller hinauf und herunter. Bitte vermeiden Sie unbedingt eine sendeseitige Übersteuerung des Transceivers! Die Justage des Eingangspegels erfolgt am einfachsten nach der bewährten Trial-and-Error-Methode.

Die meisten aktuellen Programme zum Decodieren (*MMSSTV*, *PSK31Deluxe*, *DM780* etc.) zeigen an, wenn der Eingangspegel überschritten wird. Dann R62 entsprechend verändern. Dabei lieber etwas geringere Pegel einstellen als Über-

www.funkamateur.de

Fotos, Screenshots: DC2PD (5), Red. FA (6)

Bild 22:

Einstellungen in Ucx-

Log für das Zusammenspiel mit dem

USB-Interface: die

Leitungen PTT und

Key sind High-aktiv

und auf demselben Port wie CAT. Beim

Übertragungsproto-

koll ist ggf. DTR/RTS

Low auszuwählen.

steuerungen riskieren.

Erweiterungsport

In Bild 1 sieht man bei einer fertig bestückten Platine mittig die Jumper, mit denen die Signale des Erweiterungsports im Normalfall überbrückt sind. Die Platine weist an der Frontplattenseite zwischen dem USB-Stecker und den Tastern noch etwas Platz auf, um eventuellen Erweiterungen Zugang zur Frontplatte zu gewähren. Mit einer Aussparung in der Platine ließe sich – falls nötig – dort z. B. ein Potenziometer zum Einstellen des Eingangssignalpegels anbringen.

An der 26-poligen Steckerleiste liegen alle Signale an, um Erweiterungen zu ermöglichen. Die im Normalfall über Jumper weitergeleiten Signale können jedoch entsprechend der in Bild 12 sowie Tabelle 6 ausgewiesenen Bedeutung durch aufsteckbare Erweiterungsschaltungen genutzt werden. Die Versorgungsspannungen 5 V und 3,3 V liegen an Pin 12 bzw. 10 an. Da die 3,3 V aus dem FT232RL kommen und dieser auch den Hub versorgt, ist die maximale Belastbarkeit mit 10 mA nicht sehr hoch. Für umfangreichere Erweiterungen ist daher die Verwendung eines externen Netzteils anzuraten.

Denkbare Erweiterungen wären z. B. eine Vox-Schaltung, die die PTT automatisch über das Audiosignal schaltet, oder eine automatische Steuerung des Ausgangspegels bei PSK31. Hier sind die Nachbauer aufgerufen, die Box ihren Gegebenheiten anzupassen und evtl. gemachte Erfahrungen im FA zu publizieren.

Tabelle 6: Signaleam Erweiterungssteckverbinder K1

Signal	Pin	Brücke	Pin	Signal
	1 111	DIUCKC	1 111	
← AudioIrR	1	nein	2	\leftarrow NF_R_OUT
→ NF_L_Ou	t 3	ja	4	\rightarrow F_L_OUT*
← AudioIn*I	5	ja	6	← AudioInL
← CTS	7	nein	8	← CTS_IN
← DCD	9	nein	10	← +5V
← DSR	11	nein	12	+3,3V
← RI	13	ja	14	Masse
→ RTS	15	ja	16	→ RTS_OUT
→ DTR	17	ja	18	→ DTR_OUT
→ TXD	19	ja	20	→ TXD_OUT
← RXD	21	nein	22	← RXD_IN
→ CBUS2	23	nein	24	← CBUS3
→ CBUS1	25	nein	26	← CBUS0
← DP1	27	nein	28	← DM1
Die Pfeile ker	ınzei	ichnen de	n Sig	nalfluss

aus Sicht des Interfaces.

Besonderheiten bei RTTY

Bei der Betriebsart RTTY ist folgendes zu beachten: Die serielle Schnittstelle, die unsere Box zur Verfügung stellt, wird für die Erzeugung der CAT-Steuerungssignale benutzt. Eine Erzeugung des Modulationssignales für den FSK-Eingang des Transceiver ist nicht direkt möglich, da der FTDI-Chip, genau wie seine Brüder von anderen Herstellern, keinen 5-Bit-Code ausgeben kann.

Das Programm *MMTTY* [7] bietet für dieses Problem, mit dem schon andere OMs konfrontiert wurden, eine Lösung. Durch ein zusätzliches Programm *EXTFSK.DLL* ist es möglich, die RTTY-Ausgabe auf RTS



oder DTR umzuleiten. Eine mögliche Verdrahtung mit unserer Box sähe also so aus, dass RTS wie gehabt PTT steuert, und DTR (normalerweise CW-Tastung *KEY*) geht zum FSK-Eingang des Transceivers, vgl.



Bild 24. Wenn über DTR auch noch alternativ CW gegeben werden soll, wäre ein externer Umschalter vorzusehen.

Die Erzeugung des RTTY-Sendesignales durch die Soundkarte und das Einspeisen über den Modulationseingang (AFSK) ist freilich ebenfalls möglich, bereitet aber die bekannten Probleme bezüglich Pegel, Aussteuerung sowie Nutzung der ZF-Filter. Dies wird übrigens in der Anleitung zu *MMTTY* [7] sehr schön beschrieben.

Zusammenfassung

Die vorgestellte Lösung ermöglicht es, unkompliziert moderne PC-Hardware mit vielen Funkgeräten zu koppeln. Benötigt wird dazu lediglich ein freier USB 1.1-(oder höherer) Anschluss am Host-PC, die Verkabelung beschränkt sich auf eine einzige Verbindung. Mit der erreichten Audioqualität sind digitale Verbindungen wie auch Soundausgabe in Fonie problemlos möglich. Die Erweiterungsmöglichkeit bietet viel Raum für eigene Ideen und Ergänzungen, bei denen man auf ein solides Grundgerüst aufbauen kann.

Wir danken Ben Bruhn, DL7UCX, und Rudi Piehler, DL3AYJ, sowie der Fa. FTDI für die freundliche Genehmigung, ihre jeweiligen Dateien mit auf der CD-ROM zum Bausatz unterzubringen.

Bearbeitung: Dr. W. Hegewald, DL2RD, Dipl.-Ing. Peter Schmücking, DL7JSP

usb@funkamateur.de

Literatur und URLs

- Drescher, P., DC2PD; Neumann-Zdralek, DC6JN: USB-Transceiverinterface mit integrierter Soundkarte. FUNKAMATEUR 56 (2007) H. 4. S. 400– 403; H. 5, S. 513–517
- [2] Graubner, N., DL1SNG: Baumappe zum Antennenanalysator. Beigabe zum Bausatz BX-100, Box 73 Amateurfunkservice GmbH, Berlin 2007; www.funkamateur.de → Online-Shop → Bausätze → Antennenanalysator BX-100
- [3] Piehler, R., DL3AYJ: MixW RigExpert USB Transceiver Interface, Transceiver-Kabel. www.rigexpert.org/RigExpertStandard/index.html
- [4] FT232R USB UART. Future Technology Devices International Ltd. 2005. www.ftdichip.com
- [5] Bruhn, B., DL7UCX: UcxLog Freeware Log and Contest Program. www.ucxlog.org
- [6] Piehler, R., DL3AYJ: MixW Die deutsche Seite der Software aus der Ukraine; Multimode-Software für Funkamateure. www.mixw.de
- [7] MM Hamsoft: MMTTY by JE3HHT Makoto Mori. http://mmhamsoft.amateur-radio.ca/mmtty/ index.html

Anhang 1: Einseitig konfektionierte Leitungen beim FA-Leserservice





K-KL3S-ST: Kabel mit 3,5-mm-Klinkenstecker, stereo, Länge ca. 0,7 m, Flachkabel, beide Adern separat geschirmt



K-DIN-ST5M: Kabel mit DIN-Stecker, 5-polig, männlich, Länge ca. 1 m, Rundkabel, alle Adern gemeinsam abgeschirmt, Schirm am Kontakt 2





K-DIN-ST6M: Kabel mit DIN-Stecker, 6-polig, männlich, Länge ca. 2 m, Rundkabel, alle Adern gemeinsam abgeschirmt, Schirm am Kontakt 2





K-KL6S-ST: Kabel mit 6,3-mm-Klinkenstecker, stereo, Länge ca. 0,7 m, Flachkabel, beide Adern separat geschirmt





K-MDIN-ST6M: Kabel mit Mini-DIN-Stecker, 6-polig, männlich, Länge ca. 0,8 m, Rundkabel, alle Adern gemeinsam abgeschirmt, Schirm am Steckergehäuse





K-CH-ST: Kabel mit Cinch-Stecker, Länge ca. 0,7 m, Rundkabel geschirmt

9

SUBD-15M: SUB-D-Stecker, 15-polig, männlich, Lötkelch + Kappe;

ein Exemplar ist im Lieferumfang des Bausatzes BX-120.

Kontakte/Kabelfarben:

der Stecker-Kontakte gesehen)

3

(auf Frontseite der Buchse = Lötseite

10 11 12 13 14 15

6



K-SUBD-ST9W: Kabel mit SUB-D-Stecker, 9-polig, weiblich Länge ca. 0,8 m, Rundkabel, alle Adern gemeinsam abgeschirmt, Schirm am Steckergehäuse



K-SUBD-ST9M: Kabel mit SUB-D-Stecker, 9-polig, männlich, Länge ca. 0,8 m, Rundkabel, alle Adern gemeinsam abgeschirmt, Schirm am Steckergehäuse



einzelnen Drähte wurden anhand der zur Verfügung stehenden Exemplare ermittelt und dienen als Anhaltspunkt. Andere Lieferanten verwenden möglicherweise andere Farben. Zur Sicherheit sollte jede Verbindung im Adapterkabel mit einem Ohmmeter auf korrekte Zuordnung geprüft werden.

Anmerkung: Die Farben der

K-SUBD-ST25M: Kabel mit SUB-D-Stecker, 25-polig, männlich Länge ca. 0,8 m, Rundkabel, alle Adern gemeinsam abgeschirmt, Schirm am Steckergehäuse

Legende: bl - blau, bn - braun, ge - gelb, gn - grün, gr - grau, or - orange, rt - rot, sw - schwarz, tk - türkis, vi - violett, ws - weiß

Anhang 2: Schaltbeispiele für Transceiverkabel

Selbstredend können wir hier nicht für alle auf dem Markt befindlichen Transceiver Schaltbeispiele für Verbindungskabel aufführen. Daher sei noch einmal auf die hervorragende Zusammenstellung in [3] verwiesen. Aus urheberrechtlichen Gründen können wir allerdings diese Schemata weder abdrucken noch die entsprechenden Files auf der CD-ROM unterbringen.

Es folgen nun einzelne, von der Red. FA erprobte Verbindungskabel. Sämtliche DIN- und Sub-D-Steckverbinder sind auf die Frontseite der Buchsen sowie auf die Lötkelche der Steckerkontakte gesehen dargestellt. Wir würden uns freuen, wenn einzelne Nutzer ihre erprobten Varianten der Redaktion FA mitteilen würden, damit diese hier ebenfalls aufgenommen und anderen Nachbauern zugänglich gemacht werden können.

Für die Richtigkeit der Angaben übernehmen wir keine Gewähr.



Bild A2-1: Verbindungskabel für FT-847, NF-Kopplung bei KW und UKW. Die Null-Modem-Kreuzung der CAT-Leitungen 2 und 3 ist bereits berücksichtigt.







Bild A2-4: Verbindungskabel für IC-746, -746PRO, -7400; die Leitung zu ACC (2) wird nur benötigt, wenn PTT auch bei VHF vom PC aus geschaltet werden soll.



Bild A2-5: Verbindungskabel für IC-703, 706, -718, -7000; die Verbindunge zwischen Stift 3 und 7 auf ACC wird beim IC-718 nicht benötigt.



und TXD ist bereits berücksichtigt.



Bild A2-7: Verbindungskabel für Kenwood TS-480



Bild A2-8: Verbindungskabel für Kenwood TS-140, -450, -690, -850, -950; das FA-Kabel K-DIN-ST6M ist hier nicht geeignet, weil bei diesem 3 = Schirm ist.

Versionsgeschichte zur Baumappe

Die aktuellste Fassung dieser Baumappe wird jeweils im Online-Shop des FUNK-AMATEUR als ergänzende Information zum Produkt USB-Transceiverinterface nach DC2PD und DC6JN, Artikel-Nr. BX-120 bzw. BX-121, zum Herunterladen bereitgestellt.

Damit Leser, die die vorigen Textversionen bereits kennen, nicht alles neu lesen müssen, führen wir an dieser Stelle auf, was sich von Version zu Version geändert hat. Die aktuellste Version steht dabei als Erstes.

Version 090126

 Korrekturen im Anhang, Aktualisierung der Übersicht zu konfektionierte Leitungen und den Schaltbeispielen

Version 080303

- Hinweise zum Einbau von Lichtleitern und Sub-D-Buchse;
- Korrekturen im Schaltplan, Layout und Stückliste

Version 071121

- einige Kenwood-Geräte in Anhang 2 ergänzt;
- © Box 73 Amateurfunkservice GmbH 2009

- Tabelle 4 überarbeitet;
- Tabelle 5 überarbeitet

Version 071023

- ältere Yaesu-Geräte in Tabelle 3 ergänzt;
- Sichtweise bei Schaltbildern der TRX-Kabel ergänzt;
- Hinweis auf Häkchen fixed serial number bei MProg-Programmierung ergänzt.

Version 070925

- Schaltungsänderung zur Vermeidung eventueller Störungen durch RS232-Wandler eingearbeitet (R63 auf 10 Ω verringert, R64 anstelle L3, D8 parallel zu C44).

Version 070906

 Beschreibung der Pegeleinstellung präzisiert

Version 070720

- Betriebssystem Win98 präzisiert: Win98 SE;
- Hinweise zur Fixierung der Frontplatte im Gehäuse sowie zum Anbringen von Störschutzhülsen bei der Kabelmontage

Version 070718

- Erläuterungen zum Gehäuse ergänzt;
- Anhang 2 mit Schaltbeispielen f
 ür Transceiver-Verbindungskabel erg
 änzt;
- Installationshinweise f
 ür Windows 98 ausf
 ührlicher

Version 070702

- Vorab-Version
- Anhang 1 mit Detailinformationen zum Kabelzubehör ergänzt

Version 070618

- Vorab-Version
- Kabelzubehör ergänzt

Version 070530

- Vorab-Version
- Tabelle 3 und 4 ergänzt;
- Hinweise zu MProg unter Windows 98

Version 070524

- Ursprüngliche Vorab-Version